(19) 日本国特許庁 (JP)

(12) 公開特許公報(A)

(11)特許出願公開番号

特開平7-131470

(43)公開日 平成7年(1995)5月19日

(51) Int.Cl. ⁶	鏡別記号	庁内整理番号	FΙ			Đ	技術表示簡所
H 0 4 L 12/40 12/44							
HO4N 5/44							
		7341-5K	H04L	11/ 00	320		
		8732-5K			340		
			審查請求	未請求	請求項の数 2	FD	(全 12 頁)
(21)出順番号	特願平5-293997		(71)出職人	0000021	85		
				ソニー	未式会社		
(22)出顧日	平成5年(1993)10		東京都品	胡川区北岛川6门	「目7番	35号	
			(72)発明者	川村 町	养 美		
				東京都區	胡川区北品川 6 7	目7番	35号 ソニ
				一株三			
			(72)発明者	佐藤	t .		
					初区北岛川67	目7番	35号 ソニ
				一株 豆			
			(72)発明者				
					品川区北品川67	目7番	35号 ソニ
				一株 〒			
			(74)代理人	弁理士	杉山 猛 (夕	1名)	

(54) 【発明の名称】 通信システム及びそれに用いる通信機器

(57) 【要約】

【目的】 ノード間の接続状態に応じて各ノードに自動 的に物理アドレスが割り付けられるように構成された涌 信システムにおいて、通信システムにリセットがかかっ た時には論理アドレスが変化しないようにする。

【構成】 ノードとなる通信機器はアドレステーブル6 を持っている。このアドレステーブル6には、自分及び パスに接続されている他のノードの物理アドレスと論理 アドレスが書き込まれる。通信システムにリセットがか かった時はアドレステーブル6内の自分の論理アドレス を保持する。





【特許請求の範囲】

【請求項1】 ノード間の接続状態に応じて各ノードに 自動的に物理アドレスが割り付けられるように構成され た通信システムにおいて.

各ノードに自分及び他のノードの論理アドレスを格納する手段を設けたことを特徴とする通信システム。 【請求項2】 ノード間の接続状態に応じて各ノードに

【請求項2】 ノード間の接続状態に応じて各ノードに 自動的に物理アドレスが割り付けられるように構成され た通信システムに用いる通信機器において、 自分及び他のノードの発電アドレスを移動する毛母を登

自分及び他のノードの論理アドレスを格納する手段を設 けたことを特徴とする通信機器。

【発明の詳細な説明】

[0001]

【産業上の利用分野】本発明は、ディジタルVTR、テレビジョン受像機(以下、TVと略す)、チューナー等 のAV機器をバスに接続し、これらの間でディジタルビデオ信号、ディジタルオーディオ信号等を送受信する通信システムに関するものできる。

[0002]

【従来の技術】ディジタルVTR、TV、チューナー等 のAV機器やパソコン等を1EEEP1394パス(以 下、P1394パスという)に接続し、これらの機器間 でディジタルビデオ信号・ディジタルオーディオ信号等 を送受信する通信システムが考えられている。

【0003】図16はこのような通信システムの1例を 示す図である。この通信システムは、ルート(根)ノー ドA、リーフ (葉) ノードB、プランチ (枝) ノード C、リーフノードD、リーフノードEを備えている。そ して、ノードA-B間、A-C間、C-D間及びC-E 間の入出力ポートは、2組のツイストペアケーブルによ り接続されている。ノードA~Bは、前記したように、 ディジタルVTR、TV、チューナー、パソコン等であ り、各々1個以上の入出力ポートを持っている。各ノー ドにはアンプと中継器が内蔵されているので、図16の 通信システムは、図17に示されているような各ノード がバスに接続されている通信システムと等価である。 【0004】図16においては、ノードAの下位にノー ドBとノードCが接続され、さらにノードCの下位にノ ードDとノードEが接続された階層構造になっている。 別の言い方をすれば、ノードAがノードB及びCの親ノ ードであり、ノードCがノードD及びノードEの親ノー ドである。まず、この階層構造を決定する手順について 説明する.

【0005】/ードA-B間、A-C間、C-D間及び C-E間をケーブルで接続すると、1億の入出力ボート のみが他のノードと接続されているノードは、自分と接 続されているノードに対して、相手が親ノードである旨 を伝達する。図14の場合、ノードD及びBがノードで に対して、ノードCが親ノードである旨を伝達し、ノー ドBはノードのある旨を伝達し、ノー ドBはノードのある旨

を伝達する。

【0008】また、複数個の入出力ボートが他のノード と接続されているノードは、自分に対して親ノードであ 自ちを選出てきたノード以外のノードに対して、相手 が親ノードである旨を伝達する。図16の場合、ノード CがノードへAに対して、ノードのが親ノードである目を 伝達し、ノードAがメードでに対して、ノードのが親ノードである目を 伝達・大田手ノードが親ノードである目を伝達する。この時、ノードAとノードに の間では、互いに相手ノードが親ノードである目を伝達さ することになるので、先に親ノードである目を伝達され でしまったノードが親ノードとなる。図16はノードA が親ノードとかっ独角を赤にいいる。

[0007] 次に、各ノードに物理アドレスを付与する 手順について説明する。ノードの物理アドレスは、基本 的には親ノードが子ノードに対してアドレスの付与を許 可することにより行う。子ノードが複数ある場合には、 例えば、ボート番号の書い方に接続されている子ノード から順に許可をする。

【0008】図16において、ノードAのボートのにノードBが接続され、ボート©にノードCが接続されている場合、ノードAはノードBに対して、アドレスの付与を許可する。ノードBは自分にノードID#0を付与し、自分にノードID#0を付与しことを示すデータを、ススに送出する。次に、ノードAはノードには対してアドレスの快定を許可する。ノードCは、ボート®に接続されているノードDに対してアドレスの付与を許可する。ノードCは、ボート®に接続されているノードEに対してアドレスの付与を許可する。ノードCは、ボート®に接続されているノードEに対してアドレスの付与を許可する。ノード区はカードドD#2を行与する。ソードCはオーノードD#3を付与する。ノードCはオーノードB表びCのアドレス付与が終了したら、自分にノードID#3を付与する。ノードAはオノードB及びCのアドレス付与が終了したら、自分にノードID#3を付与する。ノードAはオノードB及びCのアドレス付与が終了したら、自分にノードD#4を付きする。ノードAはオノードB及びCのアドレス付きが終了したら、自分にノードID#4を付きする。

【0009】この通信システムでは、図18に示されて いるように、所定の周期(例、125μs)を有する通 信サイクルで通信が行われる。通信サイクルの始めには サイクルスタートパケットcspがあり、それに続いて 同期通信のためのパケットを送信する期間が設定され る。同期通信を行うパケットそれぞれにチャンネル番号 1. 2.3. ・・・Nを付けることにより、複数の同期 通信を行うことが可能である。例えば、ノードBからノ ードCに対する通信にチャンネル1が割り付けられてい るとすると、ノードBはサイクルスタートパケットcs pの直後にチャンネル番号1を付けた同期通信パケット を送信し、ノードCはバスを監視し、チャンネル番号1 が付いた同期通信パケットを取り込むことで通信が行わ れる。同様に、チャンネル2は、例えばノードDからノ ードAに対する通信に割り付けることができる。また、 1 つのチャンネルのパケットを複数のノードが受信する こともできる。

【0010】複数の同期通信が行われる時は、サイクル スタートパケットcspの直後に、複数のチャンネルの 同期通信パケットの送信が試みられるが、その場合はバ スによって決まっている調停手段(例、CSMA/C D) により、まず1つのチャンネルの間期通信パケット が送信され、引続き他のチャンネルの問期通信パケット が順次送信される。

【0011】そして、すべてのチャンネルの同期通信パ ケットの送信が終了した後、次のサイクルスタートパケ ットcspまでの期間が非同期通信に使用される。非同 期通信パケット(図18ではパケットA,B)には送信 ノード及び受信ノードのアドレスが付いており、各ノー ドは自分のアドレスが付いたパケットを取り込む。

【0012】以上説明したように、この通信システムで は、ディジタルビデオ信号のように一定のデータレート で連続的に通信を行う同期通信と、制御コマンドなどを 必要に応じて不定期に伝送する非同期通信の両方を行う ことができる。なお、以上の通信の詳細や各ノードへの アドレスの自動割り付け方法については、「IEEEP 1394シリアルバスの仕様書」として公開されている ので、ここではこれ以上説明しない。

[0013]

【発明が解決しようとする課題】しかしながら、以上の ように構成された通信システムにおいて、#0~#4の ような物理アドレスではなく、第1のディジタルVTR (以下、VTR1という)、第2のディジタルVTR (以下、VTR2という)、第1のTV (以下、TV1 という) 等のような商品カテゴリーを含めた論理アドレ スを付与することはできない。

【0014】そして、通信システム内のノードに対して 商品カテゴリーを含めたアドレッシングを行うことので きるシステムとしては、D2B (Domestic D igital Bus) がある。

【0015】 D2Bにおいては、各ノードは、例えばT Vであれば10番台のアドレス、ディジタルVTRであ れば20番台のアドレスを割り付けることを自分から官 言するように構成されている。そして、通信システムに リセットがかかった場合には、論理アドレスの割り付け は早い者勝ちで行われる。例えばVTR1はバス上に論 理アドレス20のノードがあるかどうかを問い合わせる コマンドを送信し、応答がなければ自分に論理アドレス 20を割り付け、応答があれば次に論理アドレス21の ノードがあるかどうかを問い合わせるコマンドを送信し て同様に処理する。そして、複数のノードが同時に宣言 しようとした場合には、ランダム時間待った後、再度官 言する。このため、電源コンセントを抜いて通信システ ムにリセットがかかった場合のようにノード間の物理的 接続状態が変化しない場合でも、各ノードにリセット前 と同じ論理アドレスが付与されるという保証はなかっ た。

【0016】また、D2Bにおいては、各ノードはバス にどのような商品カテゴリーのノードが何台接続されて いるかを把握していなかった。そのため、例えば論理ア ドレス20のディジタルVTRが他のディジタルVTR にコマンドを送信する場合には、相手から返答があるま で、順次論理アドレスを21から1ずつインクリメント したコマンドを送信することが必要であった。

【0017】本発明はこのような問題点を解決するため になされたものであって、ノード間の接続状態に応じて 各ノードに自動的に物理アドレスが割り付けられるよう に構成された通信システムにおいて、御源コンセントを 抜いた時のように通信システムの構成を変更せずに通信 システムにリセットがかかった時には論理アドレスが変 化しないようにすることを目的とする。

【0018】また、本発明は、ノード間の接続状態に応 じて各ノードに自動的に物理アドレスが割り付けられる ように構成された通信システムにおいて、バスにVのよ うな論理アドレスのノードが何台接続されているかを各 ノードが把握できるようにすることを目的とする。 [0019]

【課題を解決するための手段】前記課題を解決するため に、本発明は、ノード間の接続状態に応じて自動的に各 ノードに物理アドレスが割り付けられるように構成され た通信システムにおいて、各ノードに自分及び他のノー ドの論理アドレスを格納する手段を設けたことを特徴と する。

【0020】そして、通信システムにリセットがかかっ た時に、各ノードが自分の論理アドレスを保持するよう に構成することにより、各ノードにリセット前と同じ論 理アドレスを割り付けることを特徴とする。

[0021]

【作用】本発明によれば、各ノードは他のノードの物理 アドレス及び論理アドレスを格納する手段を持っている ので、バスにどのような論理アドレスのノードが接続さ れているのかを把握している。また、通信システムにリ セットがかかった時に、各ノードは自分の論理アドレス を保持する。

[0022]

【実施例】以下、本発明の実施例について図面を参照し ながら、下記 [1] ~ [4] の順に詳細に説明する。

[1] 通信システムの基本構成

ドレッシングに関する構成を示す。

- 「2〕 通信システムにノードを追加した場合
- [3] 複数の通信システムを結合した場合 [4] 論理アドレスを基にした機器の制御
- 【0023】 [1] 通信システムの基本構成

図1は本発明においてノードとなる通信機器の1例であ るディジタルVTRの基本構成を示すプロック図であっ て、図1 (a) はハードの構成を示し、図1 (b) はア

【0024】図1 (a) に示されているディジタルVT

Rは、VTRとしての基本的プロックであるデッキ部も とチューナー部 2に加えて、PI 39 4イスに対す ィジタルインターフェース(以下、ディジタル1/Fと いう) 3、デッキ部1、チェーナー部2、ディジタル 1 /F 3 間の信号の関発を行うスインチングボックル 4 びシステムコントロールを行うマイコン5を備えてい

【0025】図1(b)に示されているように、このディジカルリTRはアドレステーブル4を持っている。このアドレステーグル6はマイコン5のRAM(図示せず)の一部を用いており、このディジカルVTR及びP1394パスに接続されている他のノードの物理アドレスや個品カテゴリーを含かた施理アドレスやのサインでは、カース・ア・レステーブル6の内容はアドレッシングフログラムアにより認予書きされる。また、アドレンシグブログラムアにより認予書きされる。また、アドレンシグブログラムアはデスシルル/アをカレて、P1394パスに接続されている他のノードに対するアドレスの問い合わせ、返答コマンドの送受信、自己ノードの物理アドレスや範囲アドレスの確認を行う。

[0026] なお、通信機器がTVの場合には、デッキ 部1の代わりにモニター館とアンブ館を設ける。また、 通信機器に通信制御専用のマイコンを設け、これにアド レステーブルを設けてもよい。

[0027] 図2 社前配ディジタル1/Fにおけるパケットの構成の1例を示す図である。このパケットは、送信5.10、ディジタル1/Fメインアドレス、ディジタル1/Fメインアドレス、ディジタル1/Fメインアドレス、ディジタル1/Fメインスとの物理アドレスであり、発信元10は、発信元のP134パス上の物理アドレスである。また、ディジタル1/Fメインアドレスは、発信元のF29ル1/Fナンであり、ディジタル1/Fメインであり、ディジタル1/Fメインであり、ディジタル1/Fメーンであり、ディジタル1/Fサプアドレスは、送信先のディジタル1/Fナンの施理アドレスであり、ディジタル1/Fサプアドレスは、送信年のディジタル1/F上の施理アドレスを削い合わせるコマンドや施理アドレスの間い合わせた対する姿をである。そして、送信コマンド学施理アドレスの間い合わせに対する姿をである。

【0028】 [2] 通信システムにノードを追加した場合

図3は本発明を適用した通信システムの1例を示す図で あって、図3 (a) は当初のシステムであり、図3

あって、図3(a)は当初のシステムであり、図3 (b)は図3(a)にディジタルVTRを1台追加したシステムである。

【0029】まず、図3(a)の通信システムは、ノードとして第1のパソコン(以下、PC1という)、TV
1、VTR1及びVTR2を持っており、それらがP1
394パスに接続されている。各ノードには図のような
40~#3のノード1Dが割り付けられているものとす
る。また、PC1以外の各ノード、すなわちAV機器に
は、図示されているようた商品カテゴリーを含めた論理
アドレスとして商品カテゴリーを含めた論理

1, VTR2が割り付けられているものとする(割り付けの手順は後述する)。

【0030】この時、TV1、VTR1及びVTR2の アドレステーブルには、図4 (a) に示されている内容 が配憶されている。ここで、ノード1Dは前窓した各ノードの物理アドレスである。また、ディジタル1/F対 なとは各ノードなこの通信システム内でビザオデータや オーディオデータの送受信を行うAV機器であるかどう かを示すデータである。P1394バスに対応するAV 機器には、あらかじめROMの1DエリアのVendo r 1dにAV機器の発売と商品名が書を込まれてい めので、P1394バスのリードバケットでそれを読み 出すことによりディジタル1/F対応かどうかを機別す る。さらに、カテゴリNo. は商品カテゴリー別番号で ある。

[0032]次に、各ノードには結果的に図3(b)に 示されている商品カデゴリ別一番号が削り付けられるの であるが、以下に割り付けの手順を説明する。なお、各 ノードはベスリセット後、それぞれ独自に以下に示す論 理アドレスの割り付け手順を実行するが、ここでは1何 としてリセット前のソTR」の動作を説明する。

【0033】ます、VTR I は前配したVendor 自を認め出すことにより各ノードがディジタル1/F 対応かどうかを振列し、ディジタル1/F対応の全ノー ドに対して論理アドレスを問い合わせるコマンドを持つ パケットを送信する。図3(6)のノードI Dが # 4の ノードに送信するパケットは図5(a)のようになる。 ここで、送信先の論理アドレスはまだわかっていないの で、同報通信(broadcast)とする。このは 図5(b)に示されている返客パケットを送信する。同様 様にして、VTR I はカードリカ# 4のノードは 図5(b)に示されている返客パケットを送信する。同様 家のノードに対しても論理アドレスを聞い合わせるパケットを送信する。 VTR I 12番ノードから返答された論。 理アドレスを組合された論理アドレスを等しけれた論 の論理アドレスを相手の論理アドレスとして確定する。 【0034】以上の手順により、VTR1はディジタル 【/ド対応の各ノードの論理アドレスを知ることができ るが、まだ論理アドレスが割り付けられていないソード からはカラゴリー別アドレス未定コードが返送される。 配6はこのようにして調べた条ノードのアドレスを書き 込んだアドレステーブルの内容を示す。ここでは、ノー ドIDが#2のノードからはカテゴリー別アドレス未定 コードが返送されてきた場合を示す。

【0035】 次に、ノードIDが#2のノードが自分の 施理アドレスを割り付ける手順について説明する。ノー ドIDが#2のノードも前距でVTR1と同じ手順で、他 のノードがディジタル1/ド対応かどうか機関し、ディ ジタル1/ド対応の全ノードに対して論理アドレスの間 い合わせを行う。そして、自分のアドレスが未定の場 合、同じ商品カテゴリー内の空き番号の小さい類に割り 付けていく、ただし、自分よりもノードIDの小さい ードで、同じ商品カテゴリーでアドレスが未定のノード があったなら、ノードIDが小さい頃に施理アドレスが 割り付けられると想定し、自分のアドレスを決定する。 したたがって、他のノードの論理アドレスを問い合わせ た結果、関7のようであれば、自分にVTR3を割り付 ける。

【0036】 (3) 複数の通信システムを結合した場合 次に、図8(a) のようなノードアドレスと論理アドレ スが割り付けられている2個の通信システムを図8

(b) のように結合した場合の論理アドレスの割り付け の手順について説明する。

【0038】例えば、図8(b)において、ノード1Dが#3のノードとノードIDが#1のノードは、さもにリセット後に簡カテゴリー別番号としてVTR1を保持しているので、ノード1Dが#1のノードがその簡品カテゴリー別番号を自分の範囲アドレスとして確定し、ノード1Dが#3のノードはその商品カテゴリー別番号をクリアし、同じ商品カテゴリーの空き番号の若い順に別り付ける。

【0039】したがって、ノード1Dが#3のノードの アドレステーブルの内容は、図9(a)のようにノード 1Dが#1のノードから返答された商品カテゴリー別番 号を有効とし、自分にはVTR3を割り付ける。もし、 各ノードの倫理アドレスを問い合わせた時点で、図9 (b) のようにノード1Dが申1のノードからカテゴリー別ドドレス米定コードが返送されてきており、かつ自分の商品カテゴリー別番号としてVTR2が保持されていたなら、図9(C)のように自分よりもノードアドレスの小さい申2のノードの協力テゴリ別一番号であるVTR2を有効とし、かつ自分よりもノードアドレスのして、自分にVTR1を削り付けられると映るして、自分にVTR3を削り付ける。この結果、いずれにしても図8(b)に示されている商品カテゴリー別番号が割り付けられる。

【0040】以上説明した手順のフローチャートを図10〜図13に示す。図10及び図11は自分のノードの 論理アドレスを決定する手順であり、図12及び図1 は他のノードの論理アドレスを確定する手順である。

【0041】(4)論理アドレスを基にした機器の制御 次に、このように定められた論理アドレスを基にシステ 人内機器の制御を行う何を記明する。図14(a)に示 されている通信ソステムにおいて、CONT1をAVコ ントローラとし、VTR1を再生機、VTR3を録画機 として編集制御を行っている途中で、VTR2をシステ ムから外した場合を考える。

【0042】ます、図14(a)の状態で編集を開始すると、AVコントローラがVTR1及だVTR3と送情でながタットは、それぞれ図15(a)(b)に示されているものとなる。編集の途中でVTR2がベスから抜かれると、バスにリセットがかかり、図14(b)のようにゲード1Dの割り付けが行われる。この結果、VTR3のノード1Dは変化してしまうが、これまでの説明から明らかなように論理アドレスは変化しないので、ノード1Dとの対応を調べを終了し、再生機実勢が必要響を使えてい、編集を終了し、再生機工が通機を修りによる。図14(b)の状態で編集を開始し、編集途中でVTR2をベスに接続して図14(a)の状態にした場合も関係に扱る。

【0043】このように、システムの末端の機器を抜き 挿ししても論理アドレスは変化しない。また、その機器 を何度抜き挿ししても、同じ論理アドレスが割り付けら れる。

[0044]

【発明の効果】以上詳細に説明したように、本発明によ れば下記の効果を奏する。

(1)通信システムにリセットがかかった時に自動的に元の論理アドレス、例えば商品カテゴリー別番号の割り付けを行うことができる。

【0045】(2)各ノードは通信システムにどのよう な論理アドレスのノードが何台接続されているかを把握 できる。

(3)システム内のあるノードの抜き挿しを行ってリセットがかかり、物理アドレスが変わったとしても、他の

ノードの論理アドレスは変わらない。

【0046】(4)1つのノードの抜き挿しでは、挿される度にそのノードは同じ論理アドレスが割り付けられ

(5) 論理アドレスを基にシステム内のノードの制御を 行うことにより、制御対象となっていないネットワーク の末端のノードの数き挿しがあったとしても、制御動作 に影響を及ぼさない。

【図面の簡単な説明】

【図1】本発明においてノードとなる通信機器の基本構成の1例を示すブロック図である。

【図2】本発明のディジタル I / F におけるパケットの 構成の1例を示す図である。

【図3】本発明を適用した通信システムの1例を示す図

【図4】図3の通信システムにおけるアドレステーブル の内容の例を示す図である。

【図5】図3の通信システムで用いるパケットの例を示す図である。

【図6】図3の通信システムにおいてノードIDが#1 のノードにおけるアドレステーブルの内容の1例を示す

【図7】図3の通信システムにおいてノードIDが#2 のノードにおけるアドレステーブルの内容の1例を示す 図である。

【図8】本発明を適用した通信システムの他の1例を示す図である。

【図9】図8の通信システムにおけるアドレステーブル の内容の例を示す図である。

【図10】本発明において自分のノードの論理アドレス を決定する手順の一部を示すフローチャートである。

【図11】本発明において自分のノードの論理アドレス を決定する手順の残りの一部を示すフローチャートであ

【図12】本発明において他のノードの論理アドレスを 確定する手順の一部を示すフローチャートである。

【図13】本発明において他のノードの論理アドレスを 確定する手順の残りの一部を示すフローチャートであ

【図14】本発明の論理アドレスを基にシステム内機器 の制御を行う通信システムの例を示す図である。

【図15】図14の通信システムにおいて用いるコマン ドの例を示す図である。

【図16】バスに接続されたAV機器等の間でディジタ ルビデオ信号等を送受信する通信システムの1例を示す 図である。

【図17】図16の通信システムを等価的に記載した図である。

【図18】図16の通信システムにおける通信サイクル の1例を示す図である。

【符号の説明】

3…ディジタル 1 / F、5…マイコン、6…アドレステーブル、7…アドレッシングプログラム、

[図2]

[図5]

透信先 1 D 発信元 1 D 1/F り 1/F コマンド等	# 4	# 1	VTR 1	同報通信	アドレス問い合わせ
送信先ID:送信先のP1394パス上の物理アドレス	,	(a) [5	い合わせ	バケット	
発信元ID:発信元のP1394パス上の物理アドレス	# 1	# 4	TV 1	VTR 1	アドレス=TV 1
D 1/F メイシアテルス : 発情元のD 1/F 上の論理アドレス		(b) 题	答パケッ	ŀ	

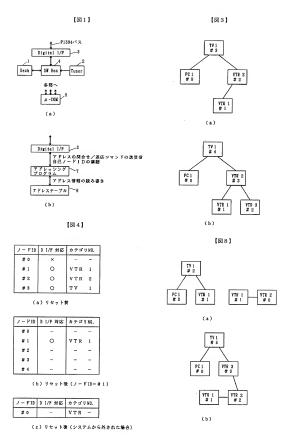
[図6]

【図7】

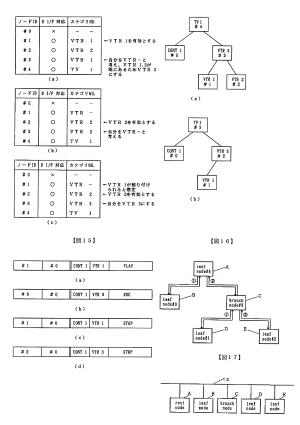
	ノードロ	D I/F 対応	カテゴリNO.		ノードロ	D I/F 対応	カテゴリNO.			
	# 0	×			# 0	×	-	-		
	#1	0	VTR 1		#1	0	VTR	1		
	# 2	0	VTR -		# 2	0	VTR	-	◆自分をVTR	8
1	# 3	0	VTR 2		# 3	0	VTR	2	にする	
	# 4	0	TV 1		# 4	0	тv	1		

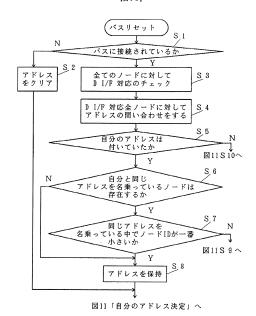
ノードID=#1のテーブル

ノードID=#2のテーブル

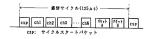


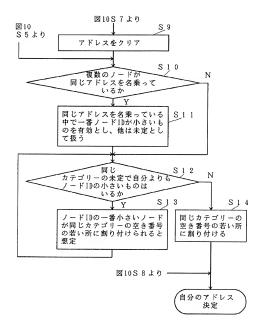
[29]

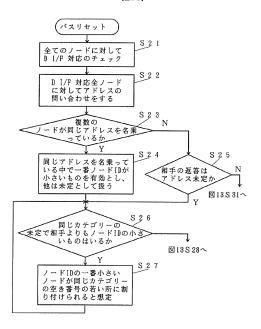


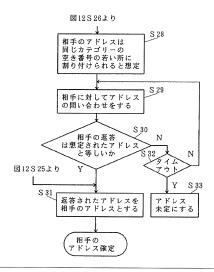


[図18]









【 手続補正書】 【 権正方法】変更 【 権正方法】変更 【 手続補正 】 【 権正方法】変更 【 手続補正 】 【 権正内容】 【 権正内容】 【 権正内容】 【 権正対象項目名】 条明の名称 通信機器

通信システム及びそれに用いる

PATENT ABSTRACTS OF JAPAN

(11)Publication number :

07-131470

(43)Date of publication of application: 19.05.1995

(51)Int.Cl.

H04L 12/40 H04L 12/44 H04N 5/44

(21)Application number: 05-

(71)Applicant : SONY CORP

293997

(22)Date of filing:

29.10.1993 (72)Inventor: KAWAMURA

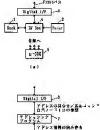
HARUMI SATO MAKOTO IIJIMA YUKO

(54) COMMUNICATION SYSTEM AND COMMUNICATION EQUIPMENT USED FOR THE SAME

(57)Abstract:

PURPOSE: To prevent a logical address from changing when the communication system is reset without altering the constitution of the communication system by providing each node with a means which stores the logical addresses of this node and other nodes.

CONSTITUTION: The address table 6 of a digital VTR uses part of the RAM of a microcomputer 5 and stores the physical addresses of other nodes connected to the digital VTR and a P1394 bus, and logical addresses, etc., including article categories. The contents of the address



(t)

table 6 are read and written by an addressing program 7. Further, the addressing program 7 inquires about the addresses of other nodes connected to the P1394 bus, sends and receives response commands, and confirms the physical address and logical address of this node thorugh a digital I/F. Therefore, when the communication system is reset, original logical addresses, e.g. numbers by article categories can

LEGAL STATUS

[Date of request for examination]

19.06.2000 [Date of sending the examiner's 20 08 2002

decision of rejection]

[Kind of final disposal of application other than the examiner's decision

of rejection or application converted registration]

[Date of final disposal for

application]

[Patent number] 3396928

[Date of registration] 14.02.2003

[Number of appeal against 2002-018228

examiner's decision of rejection]

[Date of requesting appeal against 19 09 2002

examiner's decision of rejection] [Date of extinction of right]

http://www19.ipdl.ncipi.go,jp/PA1/result/detail/main/wAAAv4aW0xDA407131470P3.htm

2/2